量子コンピュータ(ソフト)の研究テーマ

2022/4

https://quantum-icepp.jp 量子AIをキーワードに

なぜ量子コンピュータを考えるの?





通常のコンピュータ:古典ビット



重ね合わせを使うことで、量子 ビットの数に対して、指数関数 的に扱える状態が増える





- 10量子ビット → 1000個の状態
- 50量子ビット → 1000兆個の状態

300量子ビット → 宇宙にある全ての原子の数だけの状態









量子コンピュータ+AI=量子AI



量子コンピュータ+AI=量子AI

検出器データ





















バレンプラトー

Development of Quantum Learning Architecture • Understanding and $m\overline{t}i\overline{gatting}Barren^rPlateau phanomena (Vanishing gradients of cost function)$ Designing problem-inspired and/or problem-agnostic ansatz with near-term devices

Definition 1 (Barren plateau)

Consider the VQA cost function $C(\theta) = \langle \psi | U(\theta)^{\dagger} OU(\theta) | \psi \rangle$, where $|\psi\rangle \in \mathbb{C}^{2^n}$ is a *n*-qubit quantum state, $U(\theta)$ is unitary and O is hermitian. This cost exhibits a barren plateau if

$$\Xi_{\theta \sim \text{uniform dist.}} \begin{bmatrix} \frac{\partial C(\theta)}{\partial \theta_i} \end{bmatrix} = 0, V_{\theta \sim \text{uniform dist.}} \begin{bmatrix} \frac{\partial C(\theta)}{\partial \theta_i} \end{bmatrix} = 0$$

holds for some $\theta_i \in \boldsymbol{\theta}$ and b > 1.



 U_L, U_R



- $C(\mathbf{\Theta}) = \operatorname{Tr}\left[OU(\mathbf{\Theta})\rho U^{\dagger}(\mathbf{\Theta})\right]$
- Barren Plateau with hardware-efficient and symmetry-preserving ansatzes
- Relation between Barren Plateau and ansatz expressibility









Research Topics: Software

量子機械学習

- ▶ 変分量子アルゴリズムの物理応用
 - 1) アンザッツ設計、勾配消失の理解と緩和 2) データエンコーディング(繰り返し入力、学習込みの入力、QRAC)
- 4) 全量子型学習(エラー耐性量子コンピュータ): グローバー探索+量子勾配計算

量子シミュレーション

- 5) 粒子数保存アンザッツ+シュウィンガー模型シミュレーション(+ 擬似量子メモリ)
- 6) 場の量子論のシミュレーション

量子ソフトウェア

7) AQCEL最適化プロトコルの拡張、量子トリット実装

最適化問題への応用

- 8) 荷電粒子飛跡の再構成:量子アニーリング、量子ゲート
- ▶ (非)線形システム制御の最適化(量子アニーリング)

2022/2

3) 量子データの学習:イジング模型/シュウィンガー模型 + 量子・古典ハイブリッド学習

Pseudo Quantum Memory

Parametrized QML technique to approximate the lengthy circuit V by a shorter efficient circuit U



Feasibility to execute complex, lengthy circuit with NISQ machine by repeating the step multiple times



 $0\rangle$

- Store parameters θ
- Load the target state $|\tilde{\psi}_V\rangle$ at any time

Quantum pseudo-memory

with Stop-and-Resume capability

Potential for overcoming the limitations in NISQ circuit design

Under experiment with the time evolution of Ising model Hamiltonian

Applicable to a wide range of quantum algorithms





Charged Particle Tracking

Find tracks by solving an optimization problem of the "triplet" combination

Quantum Annealing





D-Wave Quantum Annealer

- 2048 superconducting qubits
- Sparse qubit connection..



Looking for the lowest energy state by slowly modifying the Hamiltonian -1000 -1100 time (seconds)

>90% tracking efficiency at HL-LHC condition

Actively being explored for future application!



Quantum Circuit Optimization

AQCEL optimization protocol for quantum circuit:











